

1. Назначение переключателей S1 (назначение первых пяти может назначаться путем изменения прошивки ПЛИС):

1 – выбор входа:

off – TTL (off – переключатель сдвинут влево)

on – LVDS

2 – выбор формата по шине I2S:

off – RJ

on – I2S

3 – количество импульсов ВСК в слове,

off – 48

on – 64

4 – выбор частоты МСК по TTL входу:

off – 256 FS

on – 384 FS

5 – то же для LVDS входа

6,7 – выбор системной частоты для ЦФ (см. даташит на DF1700)
также зависит от текущей прошивки ПЛИС (обычно 6 – off, 7 – on)

8 – выбор 18 или 16 битный м/с цап

off – 16 bit

on – 18 bit

9 – выбор 20 или 16 бит

on – 20bit (в данной плате не используется)

10 – режим синхронизации (см. даташит на DF1700)

off – free running

on – forced mode