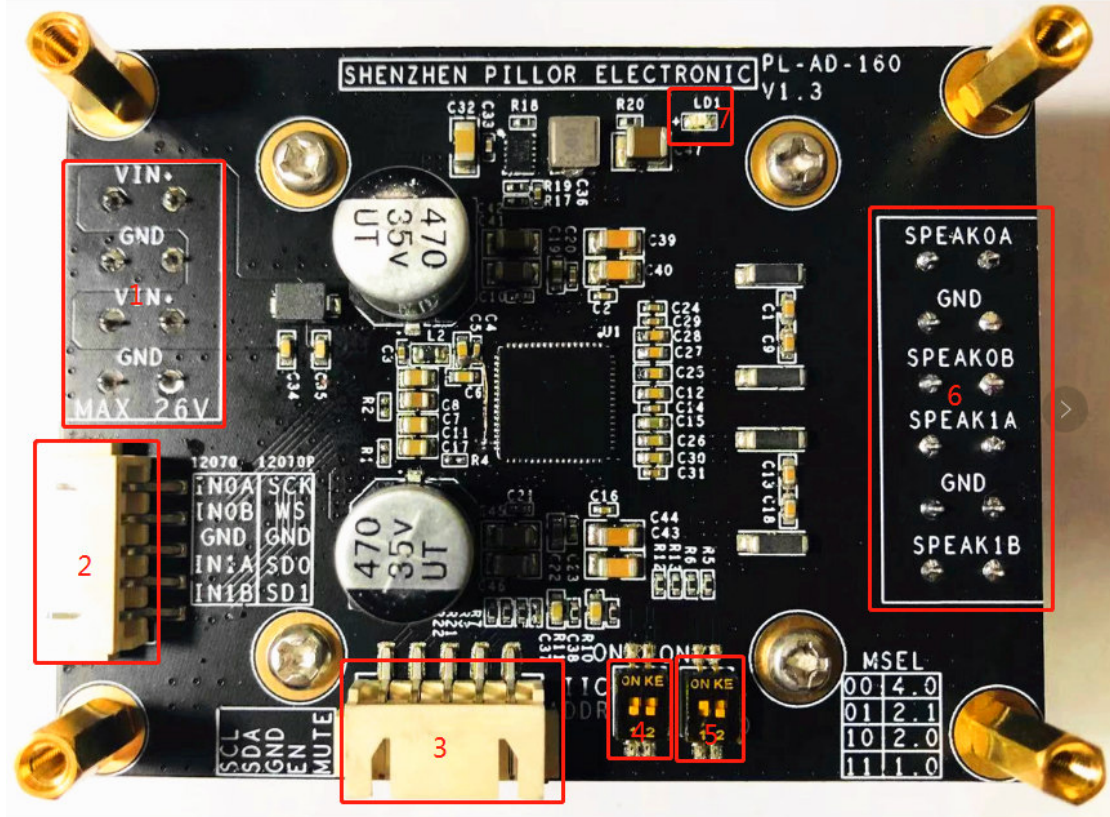
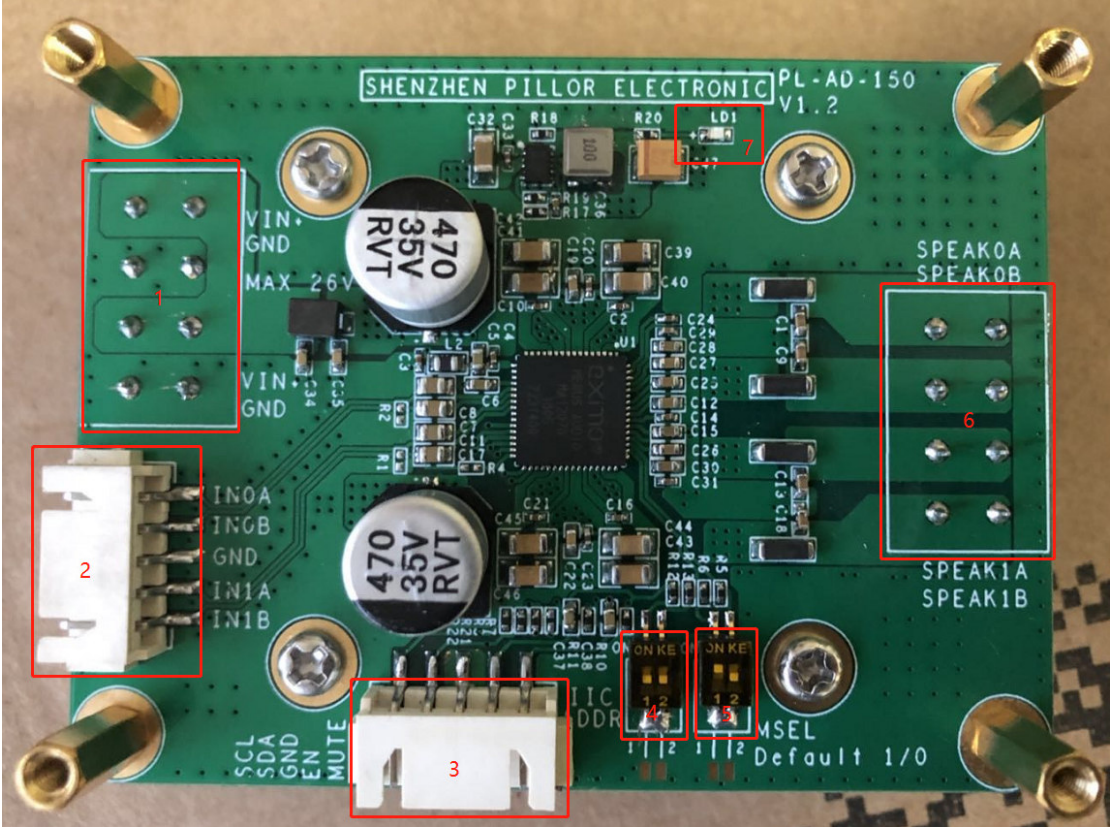


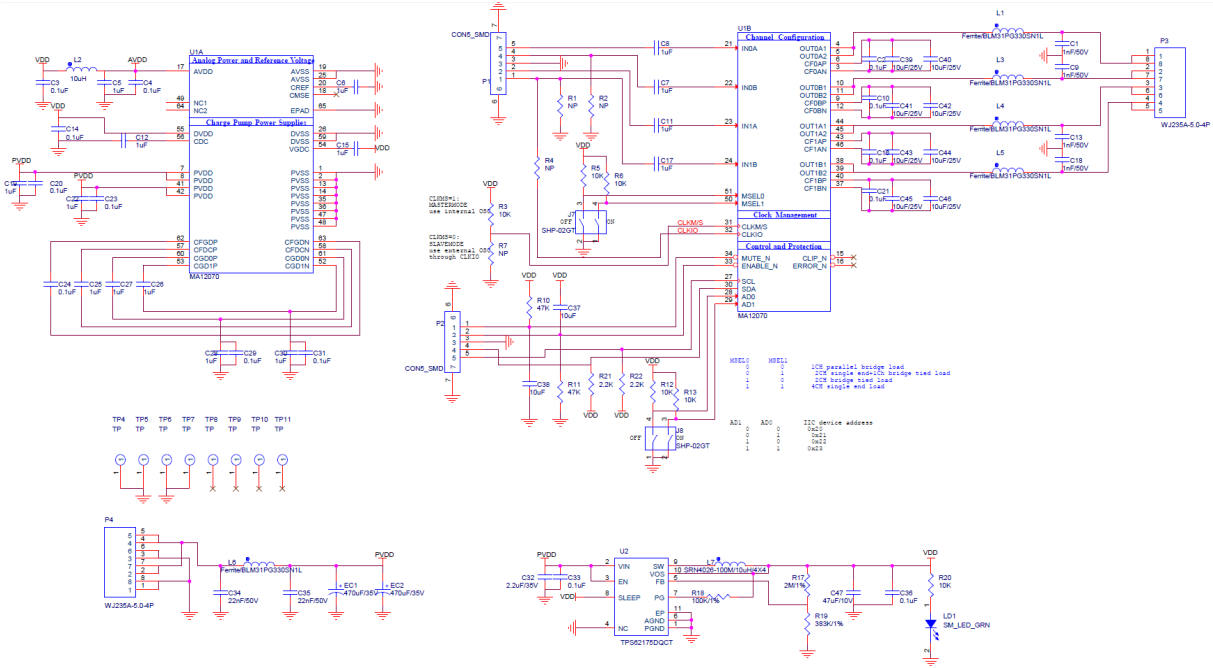
底面图:



目前最新版本为 V1.4，V1.3 和 V1.4 的接口没有改变。

1. 直流电源输入端。从上至下接口顺序为：VIN+，GND，VIN+，GND，两个 VIN+和两个 GND 分别在板上相连，用户一般只需要在两组 VIN+和 GND 任意输入一组就可以工作。做

模块原理图



使用 IIS 输入（MA12070P）数据通讯方式

1. 硬件连接：
 - CLK/BCLK（位时钟）接 SCK 和 SD1 两个引脚
 - LRCK/LRCLK（帧选择/左右声道选择）接 WS 引脚
 - DATA/SDATA（数据）接 SD0 引脚
2. 数据格式：
 - 左对齐
 - 256Xfs