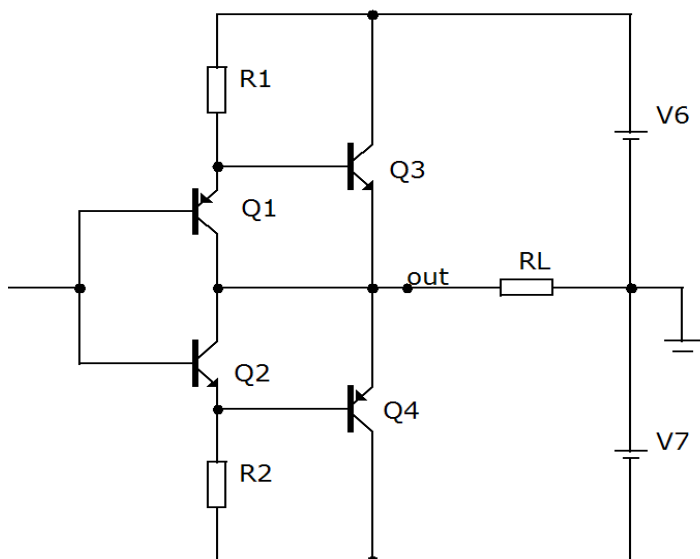




ДВУХТАКТНЫЙ УСИЛИТЕЛЬ, содержащий первый и второй входные транзисторы, базы которых объединены, коллекторы объединены и подключены к нагрузке и к объединенным эмиттерам первого и второго выходных транзисторов, включенных по схеме с общим коллектором, базы которых подключены к эмиттерам соответственно первого и второго входных транзисторов, причем структура первого входного и второго выходного транзисторов противоположна структуре второго входного и первого выходного транзисторов, а также первый и второй резисторы...