

Всё о синтезаторах DDS

Ева Мёрфи
Колм Слэттери

Перевод: Алексей Власенко,
alexey.vlasenko@analog.spb.ru,
инженер по применению
Представительство Analog Devices в России

Что такое "Прямой Цифровой Синтез"?

Прямой цифровой синтез (DDS) – метод, позволяющий получить аналоговый сигнал (обычно это синусоидальный сигнал) за счет генерации временной последовательности цифровых отсчетов и их дальнейшего преобразования в аналоговую форму посредством ЦАП. Так как сигнал сначала синтезируется в цифровой форме, такое устройство может обеспечить быстрое переключение частоты, высокое разрешение по сетке частот, работу в широком диапазоне частот. Благодаря развитию микросхемотехники и технологии на сегодняшний день синтезаторы DDS представляют собой очень компактные микросхемы с низким энергопотреблением.

В каких случаях применяются синтезаторы DDS? Какие ещё методы синтеза сигналов существуют?

В различных электронных устройствах часто требуется синтезировать сигналы различной частоты и формы и точно управлять параметрами этих сигналов. Необходим ли источник высококачественного сигнала с низким уровнем фазового шума и с быстрой перестройкой частоты (для телекоммуникационных систем), или же требуется просто синтезировать сигнал определенной частоты для промышленного тестового оборудования или для медицинских систем – в любом случае важными для разработчика параметрами являются удобство применения, компактность и низкая стоимость.

Существует много способов синтеза сигналов – от генераторов на основе петли ФАПЧ (такой подход доминирует при синтезе сигналов высокой частоты) до динамического цифрового управления цифро-аналоговым преобразователем (при синтезе низкочастотных сигналов). Но технология DDS быстро завоевывает популярность в качестве средства синтеза сигналов как в телекоммуникационных, так и в низкочастотных промышленных системах, благодаря тому, что стало возможным реализовать на одной микросхеме программируемый генератор с высоким разрешением по частоте и с высоким качеством сигнала.

Кроме того, непрерывное совершенствование технологии и схемотехники привело к тому, что стоимость микросхем и их энергопотребление снизились до величин, немислимых в прошлом.

Например, программируемый генератор DDS AD9833 (рис. 1), при работе от источника питания

5.5 В и при частоте кварцевого резонатора 25 МГц, потребляет не более 20 мВт.

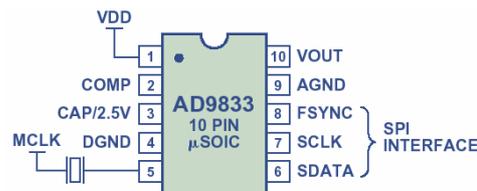


Рис. 1. Однокристалльный DDS синтезатор AD9833

Какие основные преимущества даёт применение DDS синтезаторов?

Синтезаторы DDS, подобные вышеупомянутой ИС AD9833, управляются посредством быстродействующего последовательного порта SPI, при этом для генерации синусоидального сигнала требуется только тактовый сигнал. Доступные в настоящее время синтезаторы DDS способны генерировать сигнал на частотах от 1 Гц до 400 МГц (при тактовой частоте 1 ГГц). Преимущества, предоставляемые малым энергопотреблением, низкой стоимостью и малыми размерами корпусов, в сочетании с отличным качеством сигнала и возможностью цифрового управления, делают синтезаторы DDS чрезвычайно привлекательными приборами по сравнению с гораздо менее гибкими схемами на дискретных элементах.

Какие сигналы я могу получить на выходе типичного синтезатора DDS?

Синтезаторы DDS способны генерировать не только синусоидальный сигнал. На рис. 2 показаны прямоугольный, треугольный и синусоидальный сигналы на выходе ИС AD9833.



Рис. 2. Прямоугольный, треугольный и синусоидальный сигналы на выходе синтезатора DDS

Каким образом устройство DDS генерирует синусоидальный сигнал?

На рисунке 3 показана функциональная схема синтезатора DDS: его основными узлами являются *накопитель значения фазы (аккумулятор фазы)*, средство преобразования значения *фазы в амплитуду* (обычно это ПЗУ с табличными значениями функции синуса) и ЦАП.

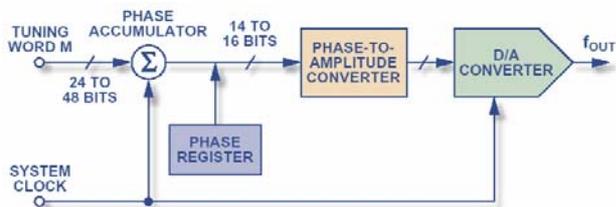


Рис. 3. Функциональная схема синтезатора DDS

Схема DDS генерирует синусоидальный сигнал с заданной частотой. Частота выходного сигнала определяется двумя параметрами: частотой тактового сигнала и двоичным числом, записанным в регистр частоты.

Это двоичное число, записанное в регистр частоты, подается на вход аккумулятора фазы. Если используется ПЗУ с табличными значениями синуса, то аккумулятор фазы вычисляет адрес (соответствующий мгновенному значению фазы) и подает его на вход ПЗУ, при этом на выходе ПЗУ мы получаем текущее значение амплитуды в цифровом виде. Далее ЦАП преобразует это цифровое значение в соответствующее значение напряжения или тока. Для генерации синусоиды с фиксированной частотой постоянная величина (приращение фазы, определяемое двоичным числом, записанным в регистр частоты) прибавляется к значению, хранящемуся в аккумуляторе фазы, с каждым импульсом тактового сигнала. Если значение приращения велико, аккумулятор фазы будет быстро пробегать всю таблицу синуса, хранящуюся в ПЗУ, и частота сигнала при этом будет высока. Если значение приращения фазы мало, аккумулятору фазы понадобится больше шагов, чтобы пройти всю таблицу ПЗУ, и соответственно частота сигнала на выходе будет низкой.

Что подразумевается под словами "Интегральный DDS синтезатор"?

Цифро-аналоговый преобразователь (ЦАП), выполненный на одном кристалле со схемой генерации цифровых отсчетов (DDS) представляет собой законченный интегральный DDS синтезатор. Таковыми являются все DDS синтезаторы фирмы Analog Devices.

Нельзя ли несколько подробнее рассказать о принципах работы аккумулятора фазы?

Мгновенное значение фазы непрерывного синусоидального сигнала циклически изменяется в диапазоне от 0 до 2π . Значение фазы генерируется в цифровом виде. Функция переноса, которой обладает счетчик, позволяет реализовать в синтезаторе DDS непрерывное циклическое изменение величины фазы.

Чтобы понять, каким образом осуществляется генерация, представьте себе синусоидальные колебания в виде вектора, вращающегося по окружности (рис.4). Каждая точка на окружности соответствует определенной точке синусоиды. Вектор вращается по окружности, при этом величина синуса угла является выходным сигналом. Один оборот вектора с постоянной скоростью обеспечивает генерацию одного периода синусоиды. Аккумулятор фазы генерирует значения угла с одинаковыми приращениями, величина, находящаяся в аккумуляторе фазы, соответствует определенной точке окружности.

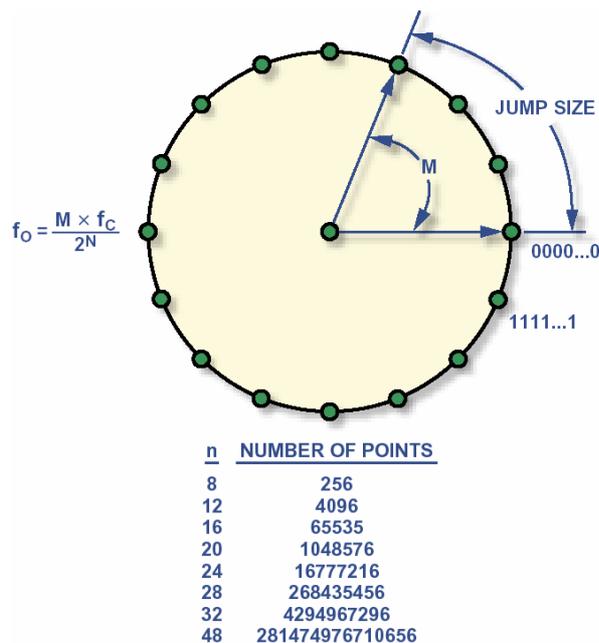


Рис. 4. Циклическое вычисление фазы

Аккумулятор фазы представляет собой счетчик по модулю M, значение которого увеличивается с каждым приходом тактового импульса. Величина приращения задается двоичным числом M. Это число определяет величину приращения значения фазы с каждым тактовым импульсом, в сущности этим числом определяется число пропущенных отсчетов при движении по окружности. Чем больше размер шага, тем быстрее происходит переполнение аккумулятора фазы и более коротким получается период синусоиды. Разрядностью аккумулятора фазы (n) определяется общее число возможных значений фазы, что в свою очередь определяет разрешение сетки частот синтезатора DDS. Для 28-разрядного аккумулятора фазы при $M = 0000...0001$ аккумулятор будет переполняться после 2^{28} циклов (тактовых импульсов). При $M = 0111...1111$ аккумулятор фазы будет переполняться всего за 2 цикла (это минимальное число циклов, удовлетворяющее критерию Найквиста). Эти соотношения описываются следующей простой формулой:

$$f_{out} = \frac{M \times f_c}{2^n}$$

где:

f_{out} – частота выходного сигнала DDS;

M – двоичное число, определяющее частоту сигнала;

f_c – частота сигнала тактирования;

n – разрядность аккумулятора фазы.

При изменении значения M частота на выходе синтезатора меняется сразу, и при этом сигнал не имеет разрывов. Здесь отсутствует переходный процесс захвата частоты, присущий генераторам с петлей ФАПЧ.

При увеличении выходной частоты число отсчетов на один цикл уменьшается. Так как теорема отсчетов требует наличия как минимум двух отсчетов на период для полного восстановления выходного сигнала, то максимальная частота синтезируемого сигнала DDS будет составлять $f_c/2$. Однако на практике частота синтезируемого сигнала ограничивается несколько меньшим значением, что способствует улучшению качества синтезируемого сигнала и облегчению его фильтрации.

При генерировании сигнала постоянной частоты код на выходе аккумулятора фазы увеличивается по линейному закону, что соответствует линейному пилообразному аналоговому сигналу.

Каким образом этот линейный сигнал преобразуется в синусоиду?

Для преобразования выходного кода аккумулятора фазы (в случае ИС AD9833 – это 28-разрядный код) в мгновенные значения амплитуды используется ПЗУ с табличными значениями отсчетов синуса. Младшие разряды 28-разрядного кода отбрасываются; на выходе табличного ПЗУ мы получаем 10-разрядный код, который подается на ЦАП. Т.к. синусоида обладает симметричностью, в синтезаторе DDS хранятся табличные данные только об $1/4$ части синусоиды. Табличное ПЗУ генерирует полный цикл синусоиды за счет чтения данных сначала в прямом, затем в обратном порядке. Схематически принцип работы синтезатора проиллюстрирован на рис. 5.

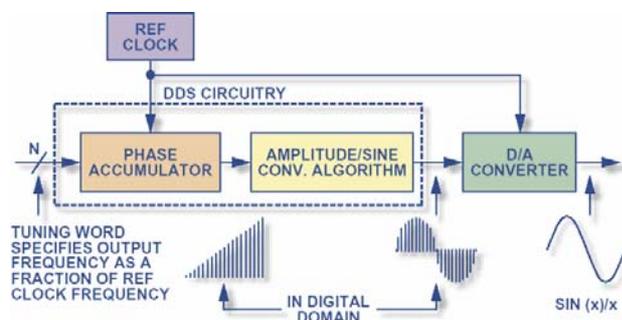


Рис. 5. Сигналы в синтезаторе DDS

В каких областях применяются синтезаторы DDS?

Области применения синтезаторов DDS делятся на две категории: разработчикам телекоммуникационных устройств требуются генераторы с мгновенной перестройкой частоты, с низким уровнем фазового шума и с низким уровнем

гармоник и интермодуляционных составляющих. В таких случаях часто применяются синтезаторы DDS как обладающие хорошими характеристиками с точки зрения спектра выходного сигнала и высоким разрешением по частоте. В этих областях синтезаторы DDS применяются для модуляции сигнала, в качестве источников опорного сигнала для генераторов с петлей ФАПЧ, в качестве генераторов-гетеродинов, и даже для прямого синтеза радиосигнала.

Другая категория – это различные промышленные и медицинские системы, где синтезаторы DDS используются в качестве программируемых генераторов. Т.к. синтезатор DDS программируется с помощью цифрового сигнала, фазой и частотой сигнала легко управлять без переключения внешних компонентов, которое требовалось бы в случае применения аналоговых генераторов. Синтезатор DDS позволяет легко перестраивать частоту в реальном времени для настройки на резонансную частоту или для компенсации температурного дрейфа. Синтезаторы DDS применяются в подобных случаях для измерения импеданса (например, при работе с датчиками, у которых изменяется импеданс), для генерации импульсных сигналов для стимуляции, или для измерения затухания в локальных сетях или в телефонном кабеле.

Какие свойства синтезаторов DDS являются основными преимуществами с точки зрения проектировщика?

Современные недорогие, высокопроизводительные и высокоинтегрированные синтезаторы DDS становятся очень популярными как в коммуникационных системах, так и в устройствах с датчиками. Среди привлекательных для разработчика свойств можно отметить следующие:

- Цифровая настройка частоты с точностью до микрогерц и фазы с точностью до долей градуса;
- Чрезвычайно большая скорость перестройки частоты (или фазы) выходного сигнала; переключение частоты производится при непрерывной фазе сигнала без выбросов и без переходных процессов захвата частоты, присущих системам с ФАПЧ;
- Цифровая архитектура синтезаторов DDS позволяет избавиться от элементов ручной настройки и от явлений, связанных с температурным и временным дрейфом, присущим аналоговым системам;
- Цифровой интерфейс синтезаторов DDS позволяет без труда реализовать дистанционное управление синтезатором с помощью микропроцессора.

Каким образом использовать синтезатор DDS для FSK модуляции?

Двоичная модуляция со сдвигом частоты (FSK, frequency-shift keying) является одним из простейших способов кодирования данных. Данные передаются за счет переключения несущей частоты между двумя различными значениями. Одна частота – f_1 (предположим, та, которая выше) обозначает логическую единицу, а другая – f_0 – логический ноль. На рис. 6 показаны исходный двоичный сигнал и полученный модулированный сигнал.

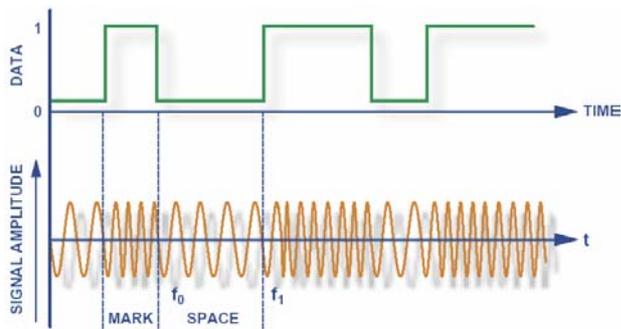


Рис. 6. Модуляция FSK

Такой алгоритм кодирования легко реализовать при помощи синтезатора DDS. Для этого устанавливается двоичное число, определяющее частоту сигнала f_0 или f_1 , соответствующую единице или нулю передаваемого кода. Пользователь задаёт соответствующие значения частот. В микросхеме AD9834 для пользователя доступны два регистра программирования частоты, что облегчает получение сигнала FSK. В данной микросхеме имеется специальный вход (FSELECT), на который можно подавать модулирующий сигнал и выбирать одно из двух значений частоты (точнее, один из двух регистров частоты). Функциональная схема на рис. 7 иллюстрирует процесс получения сигнала FSK.

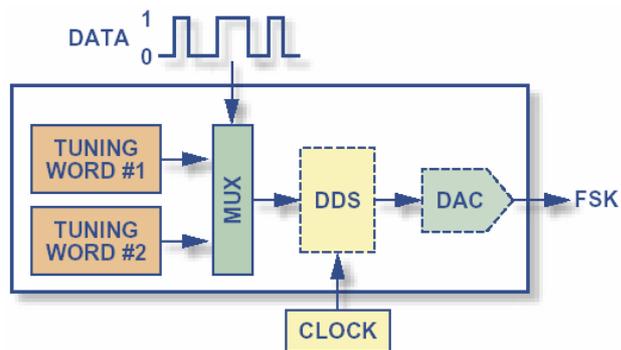


Рис. 7. Генератор сигнала FSK на базе синтезатора DDS

А как получить сигнал с фазовой модуляцией PSK?

Кодирование со сдвигом фаз (PSK) – ещё один простой способ кодирования. При модуляции PSK частота несущей остается постоянной, а фаза передаваемого сигнала меняется в соответствии с передаваемым кодом.

Из разновидностей модуляции PSK наиболее простой является двоичная импульсно-кодовая модуляция (BPSK) – в ней применяется только два значения фазы сигнала, 0° и 180° . С помощью фазового сдвига 0° передается логическая единица, а при фазовом сдвиге 180° – логический ноль. Состояние каждого передаваемого разряда определяется по отношению к предыдущему разряду. Если фаза сигнала не меняется, это означает, что передаваемый сигнал находится постоянно в одном из логических состояний – 0 или 1. Если фаза изменилась на 180° , это значит, что состояние изменилось – с 0 на 1 или с 1 на 0.

Кодирование PSK легко реализовать с помощью микросхемы-синтезатора DDS. Большинство из них обладают отдельным регистром фазы, в который можно записать величину фазы. Эта величина прибавляется к фазе несущей частоты без изменения значения частоты. Изменение значения регистра фазы приводит к изменению фазы несущей частоты, таким образом мы получаем сигнал с модуляцией PSK. Для тех случаев, где требуется модуляция с высокой скоростью, имеется ИС AD9834, в которой имеются регистры, куда можно заранее записать величину фазы сигнала, а затем выбирать одно из двух значений фазы с помощью входа PSELECT, в результате чего мы получим требуемый сигнал с фазовой модуляцией.

Более сложные виды модуляции PSK подразумевают 4 или 8 различных значений фазы. При этом скорость передачи данных гораздо выше, чем при простейшей двоичной модуляции (BPSK). При модуляции с четырьмя значениями фазы (квадратурной модуляции, или QPSK) фаза может принимать значения 0° , $+90^\circ$, -90° или 180° ; таким образом, каждое значение фазы передаёт 2 бита информации. В микросхемах AD9830, AD9831, AD9832 и AD9835 имеется четыре регистра фазы, позволяющих реализовать сложные схемы модуляции за счет выбора одного из четырех значений сдвига фазы.

Можно ли синхронизировать несколько синтезаторов DDS, например, для получения сигнала I-Q?

Можно применить два отдельных синтезатора DDS, работающих от одного источника тактирования, для получения двух выходных сигналов, фазы которых можно затем установить в соответствии с требуемой величиной. На рис. 8 две микросхемы AD9834 работают от общего источника тактовых импульсов и их входы сброса объединены. При такой конфигурации можно реализовать I-Q модуляцию.

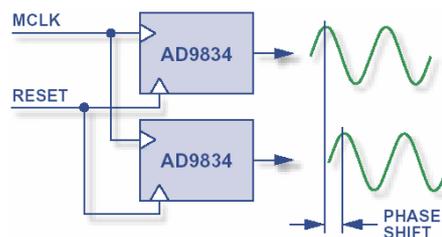


Рис. 8. Синхронизация синтезаторов DDS

Сигнал сброса должен быть подан на соответствующие входы микросхем после включения питания и до подачи данных на входы синтезаторов DDS. Этот сигнал установит синтезаторы DDS в исходное состояние с известной начальной фазой, что позволит синхронизировать несколько синтезаторов DDS. Когда в микросхемы одновременно загружаются новые данные, обеспечивается когерентность фаз выходных сигналов; соотношения фаз устанавливаются с помощью регистров сдвига фаз. Микросхемы AD9833 и AD9834 обладают 12-разрядными регистрами фазы, эффективная разрешающая способность составляет 0.1° . Более детально синхронизация нескольких синтезаторов DDS описана в руководстве AN-605.

Какие параметры являются основными для синтезаторов DDS?

Это фазовый шум, дрожание фронтов (джиттер) и SFDR (динамический диапазон, свободный от гармоник).

Фазовый шум (заданный в виде плотности dBc/Hz) является мерой нестабильности частоты генератора на коротких промежутках времени. Он измеряется в одной боковой полосе (в децибелах относительно основного сигнала, в полосе 1 Гц) при различной величине отстройки от основной частоты генерации. Этот параметр особенно важен для разработчиков телекоммуникационных систем.

Обладают ли синтезаторы DDS хорошими характеристикам с точки зрения фазового шума?

Шум в системе с дискретными данными зависит от многих факторов. Дрожание фазы (джиттер) тактового сигнала в системе DDS можно рассматривать как фазовый шум основного сигнала; кроме того, погрешность может вносить округление величины фазы, эта погрешность зависит от значения кода, задающего частоту сигнала. Если соотношение таково, что величина фазы точно равна величине после округления, то ошибка округления фазы отсутствует. Если величина фазы для точного выражения требует больше разрядов, чем имеется, то округление величины фазы будет проявляться в виде дополнительных пиков в спектре выходного сигнала. Величина этих пиков и их расположение зависит от заданного кода. Цифро-аналоговый преобразователь (ЦАП) также вносит дополнительные шумы в систему. Погрешности квантования и нелинейность ЦАП проявляются в виде шумов и гармоник в выходном сигнале. На рис. 9 показан спектр фазового шума, типичный для синтезатора DDS – в данном случае это ИС AD9834.

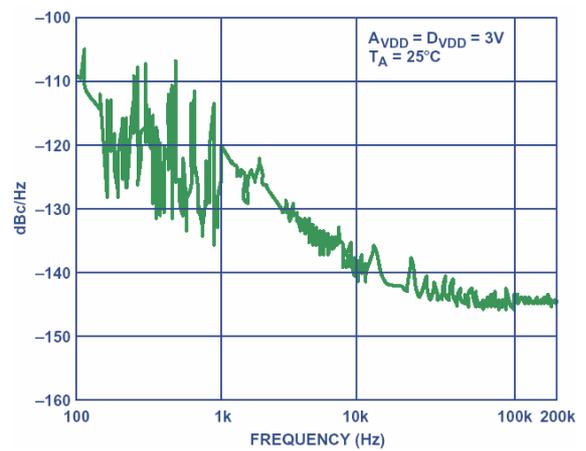


Рис. 9. Типичный спектр фазового шума выходного сигнала синтезатора DDS AD9834. Частота выходного сигнала 2 МГц, частота тактирования 50 МГц

А что насчет дрожания фронтов – джиттера?

Дрожание фронтов (джиттер) – это динамическое отклонение фронта сигнала от среднего положения фронта, измеренного за продолжительный период времени. Идеальный генератор обеспечивал бы абсолютно точное положение фронтов сигнала в определенные моменты времени, и это положение никогда бы не менялось. Такое, конечно, невозможно, и даже лучшие генераторы созданы из реальных элементов, обладающих шумами и другими несовершенствами. Высококачественный кварцевый генератор обладает величиной джиттера не превышающей 35 пикосекунд.

Джиттер возникает за счет температурного шума, нестабильности параметров элементов генератора, внешних помех по питанию, по земле и даже через соединение выхода. Кроме того, оказывают влияние внешние магнитные и электрические поля, такие как поля от близко расположенных передатчиков. Даже простой усилитель, инвертор или буфер будет вносить дополнительный джиттер в выходной сигнал.

Таким образом, некоторое дрожание фазы будет присутствовать в выходном сигнале синтезатора DDS. Так как любому источнику тактового сигнала присущ некоторый джиттер, то для начала необходимо выбрать тактовый генератор с минимальным джиттером. Один из способов уменьшить величину джиттера – получать тактовый сигнал посредством деления частоты высокочастотного тактового сигнала. При делении частоты та же величина джиттера распределяется на больший период времени, что снижает относительную величину джиттера.

В целом, чтобы минимизировать величину дрожания фазы, необходимо выбрать хороший источник тактовых импульсов, избегать сигналов с медленными фронтами и схем с низкой скоростью нарастания импульсов и работать при максимально возможной частоте тактирования, чтобы иметь достаточно большой запас по частоте.

SFDR – динамический диапазон свободный от гармоник – представляет собой соотношение (в децибелах) между величиной основного сигнала и величиной максимального пика в спектре выходного сигнала, включая гармоники, интермодуляционные составляющие и продукты наложения спектров.

SFDR является важным параметром для многоканальных систем. Если передатчик обладает недостаточно низким уровнем гармоник, эти гармоники могут являться источником помех для соседних каналов.

Типичный спектр выходного сигнала ИС AD9834 (10-разрядный DDS) при частоте тактирования 50 МГц показан на рис. 10. На рисунке (а) частота

выходного сигнала составляет ровно 1/3 от частоты тактирования (MCLK). Поэтому в данном случае в полосе 25 МГц практически отсутствуют гармоники, эффекты наложения спектров минимальны и спектр выглядит превосходно; все максимумы в спектре как минимум на 80 dB слабее сигнала (SFDR = 80 dB). На рисунке (b) показан спектр выходного сигнала при более низкой частоте на выходе; здесь на один период приходится большее число отсчетов (но недостаточно для того, чтобы получить по-настоящему чистую синусоиду), и спектр выходного сигнала гораздо дальше отстоит от идеального; максимальная гармоника – вторая – имеет величину -50 dB относительно основного сигнала (SFDR = 50 dB).

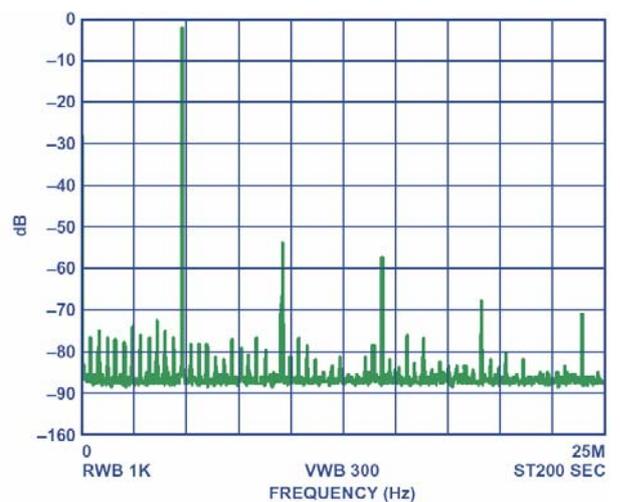
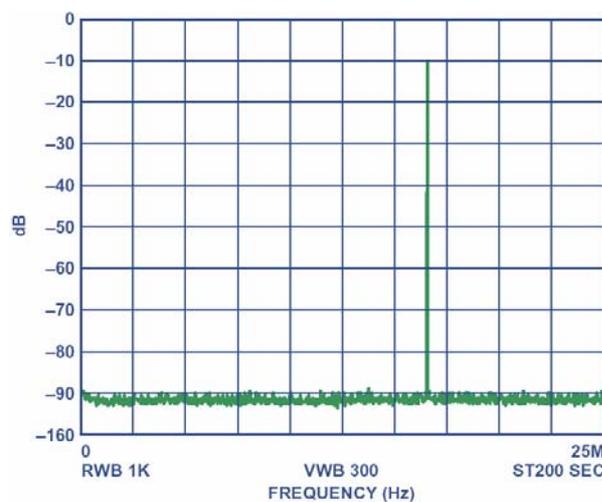


Рис. 10. Спектр выходного сигнала синтезатора AD9834 при частоте тактирования 50 МГц и выходной частоте $f_{out} = MCLK/3 = 16.667$ МГц (а) и $f_{out} = 4.8$ МГц (b).

Какие имеются средства автоматизации разработки систем на базе синтезаторов DDS?

Существует интерактивный помощник разработчика, доступный через веб-интерфейс, позволяющий рассчитать коды частоты и фазы при заданной частоте тактирования, частоте и фазе выходного сигнала. Программа показывает спектр выходного сигнала, помогающий рассчитать выходной восстанавливающий фильтр. Пример показан на рис. 11. Кроме того, программа выводит в виде таблицы перечень всех основных гармоник и продуктов наложения спектров и их значения.

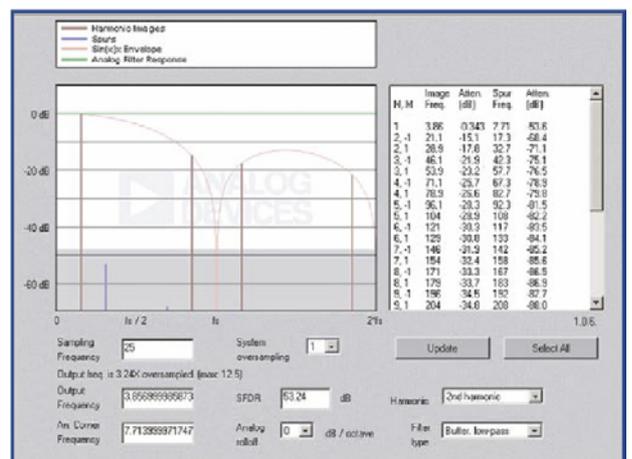


Рис. 11. Программа-помощник разработчика систем на базе DDS

Как могут эти программы помочь мне запрограммировать синтезатор DDS?

Все необходимые исходные данные – это требуемая частота выходного сигнала и частота источника тактового сигнала. Программа на основе этих данных выдаст все коды, необходимые для программирования синтезатора DDS. В примере, показанном на рис. 12, частота тактирования MCLK = 25 МГц, требуемая частота выходного сигнала – 10 МГц. Нажав на кнопку, мы получаем строчку Init Sequence, полностью отображающую последовательность программирования синтезатора DDS.

MCLK	25.0	MHz			
Desired FREQ0	10	MHz	Actual FREQ0	9.99999962747097	MHz
Desired FREQ1	10	MHz	Actual FREQ1	9.99999962747097	MHz
Desired PHASE0	0	deg.	Actual PHASE0	0	deg.
Desired PHASE1	0	deg.	Actual PHASE1	0	deg.
Control register:					
FSEL	FREQ0	PSEL	PHASE0	SLEEP1/12	Powered up
VOUT	DAC	DIV2		Divide by 2	
MODE (SIN ROM) Normal					
Codewords:					
Control register	Control register		0000	Register data	
Init sequence:	2100 5566 5990 A666 9999 C000 E000 2000				
History:					
Update					

Рис. 12. Получение кода для программирования синтезатора DDS

Каким образом можно на практике ознакомиться с работой синтезатора DDS?

Для каждой микросхемы-синтезатора DDS, выпускаемой фирмой Analog Devices, выпускается также соответствующая оценочная плата (Evaluation Board). По поводу приобретения продукции и оценочных плат обращайтесь к дистрибьюторам. К оценочным платам прилагается программное обеспечение, позволяющее инженеру ознакомиться с работой платы в течение считанных минут после получения комплекта. К плате прилагается также техническое описание, содержащее схему и рекомендации по проектированию устройства и разводке платы.

Какие ссылки вы можете порекомендовать?

Главная страница, посвященная синтезаторам DDS:
www.analog.com/dds

Средства разработки:
http://www.analog.com/Analog_Root/static/techSupport/interactiveTools/#dds

Углубленный курс по изучению технологии DDS:
http://www.analog.com/UploadedFiles/Tutorials/450968421DDS_Tutorial_rev12-2-99.pdf

Руководство по применению AN-605 (упоминавшееся выше):
http://www.analog.com/UploadedFiles/Application_Notes/3710928535190444148168447035AN605_0.pdf

Руководство по выбору микросхемы DDS:
http://www.analog.com/IST/SelectionTable/?selection_table_id=27